



Quartus راهنمای استفاده از نرم افزار

بر اساس نسخه 13.1

آشنایی با ابزار Mega Wizard



راهنمای پیش رو برای آموزش ابزار MegaWizard Plug-In Manager در نرم افزار Quartus نسخه ۱۳.۱ می باشد کلیه حقوق این اثر متعلق به گروه ICEEP دانشگاه تهران است. هر گونه تکثیر از این اثر منوط به اجازه ی کتبی پدیدآورندگان این راهنما در گروه ICEEP می باشد.

WWW.ICEEP.IR

رند بازبینی

نسخه	تاریخ	نسخه ISE
۱.۰	۹۴.۱.۲۲	۱۳.۱

www.ICEEP.ir

فهرست

فصل ۱: پیشگفتار.....	۴
فصل ۲: آشنایی با ابزار MegaWizard Plug-In Manager.....	۶
فصل ۳: مرور سریع بر نحوه ساخت پروژه جدید و ایجاد و کامپایل یک فایل HDL.....	۸
فصل ۴: نحوه استفاده از ابزار MegaWizard Plug-In Manager.....	۱۳
فصل ۵: نحوه استفاده از ابزار In-System Memory Content Editor.....	۲۲

فهرست اشکال

- شکل (۱-۳) شمای کلی نرم افزار Quartus برای ایجاد یک پروژه جدید..... ۹
- شکل (۲-۳) تنظیم نام و محل ذخیره شدن پروژه جدید..... ۹
- شکل (۳-۳) تعیین نام دستگاه مورد استفاده و نوع آن..... ۱۰
- شکل (۴-۳) مرحله نهایی تعریف یک پروژه جدید..... ۱۱
- شکل (۵-۳) نحوه تعریف یک فایل HDL جهت کامپایل کردن و سنتز..... ۱۲
- شکل (۱-۴) صفحه نخست استفاده از ابزار MegaWizard Plug-In Manager جهت استفاده از ابزارها و گیت‌های از پیش تعریف شده در Quartus..... ۱۴
- شکل (۲-۴) نحوه استفاده از حافظه RAM موجود در Quartus و تعریف یک نمونه از آن با نام Megamem..... ۱۵
- شکل (۳-۴) تعیین تعداد wordها و تعداد بیت‌های درون حافظه..... ۱۶
- شکل (۴-۴) تنظیمات ریجیستر..... ۱۷
- شکل (۵-۴) اضافه کردن فایل MIF..... ۱۸
- شکل (۶-۴) اجازه ی تغییر در زمان runtime..... ۱۹
- شکل (۷-۴) کتابخانه‌های شبیه سازی شده..... ۲۰
- شکل (۸-۴) خلاصه ی تمام فایل‌های ساخته شده..... ۲۱
- شکل (۱-۵) تنظیمات اولیه..... ۲۳
- شکل (۲-۵) شمای کلی In system Memory Content Editor..... ۲۴
- شکل (۳-۵) نمایش اطلاعات داخل حافظه..... ۲۵

شکل (۴-۵) تغییر در حافظه..... ۲۶

فصل اول

پیشگفتار

در این راهنما به بررسی نحوه‌ی استفاده از ابزار MegaWizard Plug-In Manager در نرم افزار Quartus، جهت ساخت یک حافظه و استفاده از ابزار Run Time Memory Content Editor می پردازیم.

بدیهی است گفتار پیش رو برای آن دسته از افرادی می باشد که آشنایی ابتدایی با نرم افزار Quartus را دارند و با نحوه ایجاد یک پروژه جدید و سنتز کردن آن آشنایی ابتدایی دارند.

در ادامه ۴ فصل خواهیم داشت. در فصل ۲ توضیحات کلی در مورد ابزار MegaWizard Plug-In Manager را خواهیم دید. در فصل ۳ مروری سریع بر نحوه ایجاد یک پروژه جدید در Quartus خواهیم داشت. فصل ۴ به استفاده از ابزار MegaWizard Plug-In Manager جهت ساختن حافظه در Quartus می پردازد و در نهایت در فصل ۵ به نحوه استفاده از ابزار Run Time Memory Content Editor خواهیم پرداخت.

فصل دوم

آشنایی با ابزار

**MegaWizard Plug-
In Manager**

همانطور که پیچیدگی در مدارات افزایش می یابد ، استفاده از IP بلوک ها به عنوان یک روش طراحی بیشتر می شود. Altera در این زمینه یک سری توابع^۱ قابل برنامه ریزی تولید نموده که برای معماری ابزارهای Altera استفاده می شود. استفاده از توابع در مقایسه با روش های دیگر زمان کمتری لازم دارد. همچنین این ابزار به ما کمک می کند که طراحی ما سنتز پذیری بالاتری داشته باشد.

Quartus II مدل ۳ megafunction را تولید می کند که برای ساخت حافظه استفاده می شود. شما می توانید با MegaWizard Plug-In Manager خصوصیات داخلی حافظه را تعیین نمایید. به عبارتی دیگر در نرم افزار Quartus به کمک MegaWizard Plug-In Manager می توانیم یک حافظه به سبب دلخواهمان را طراحی کنیم .

^۱ Megafunction

فصل سوم

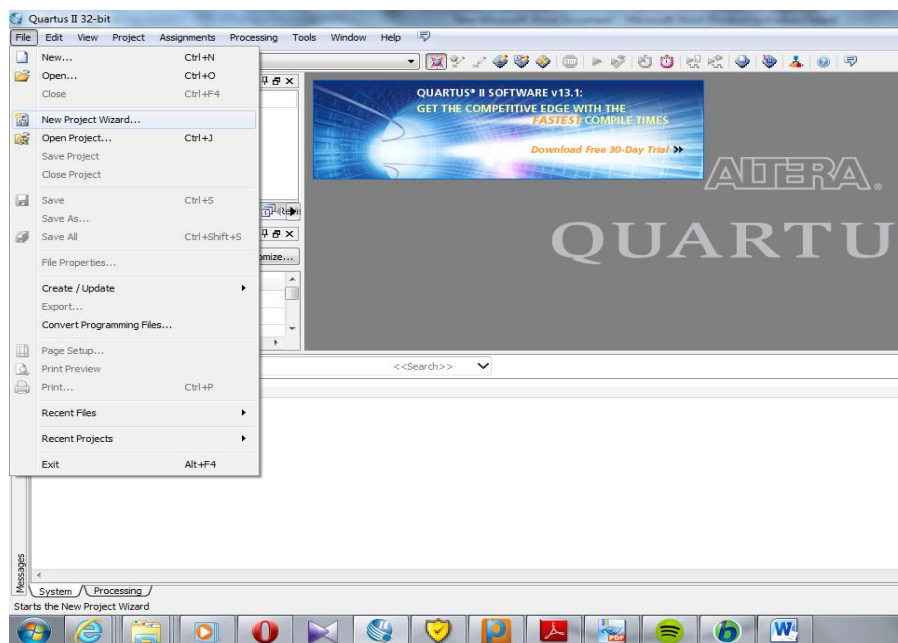
مرور سریع بر نحوه ساخت پروژه

جدید و ایجاد و کامپایل یک فایل

HDL

همان طور که در راهنمای شروع اولیه با Quartus II گفتیم برای شروع کار ابتدا باید پروژه‌ی

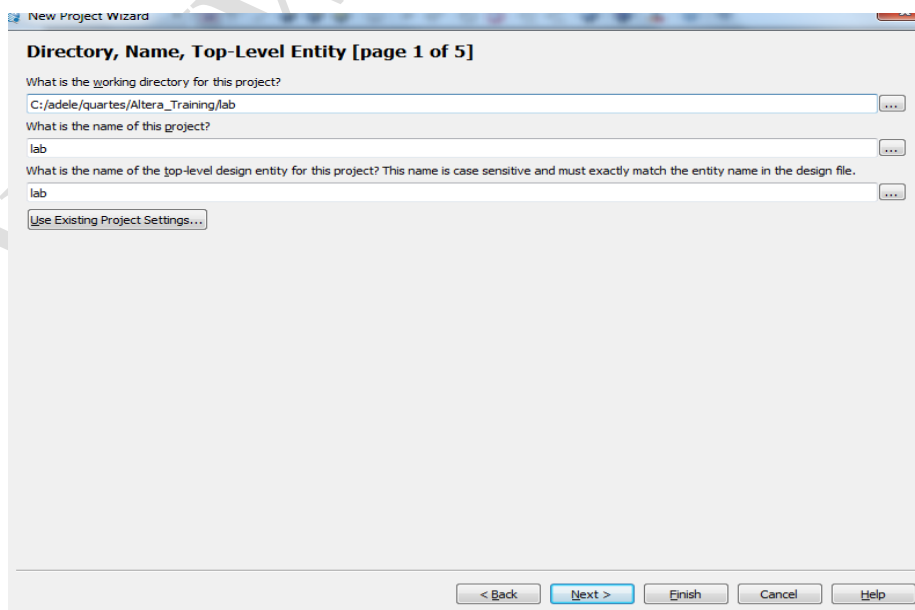
مورد نظر را تعریف کنیم به منوی File می‌رویم و گزینه New project wizard را انتخاب می‌کنیم.



شکل (۱-۳) شمای کلی نرم‌افزار Quartus برای ایجاد یک پروژه جدید.

سپس در پنجره‌ی باز شده برای قسمت Introduction ، Next را انتخاب می‌کنیم و حال

برای قسمت directory باید working Directory و Project Name را تعیین کنیم. برای مثال داریم:

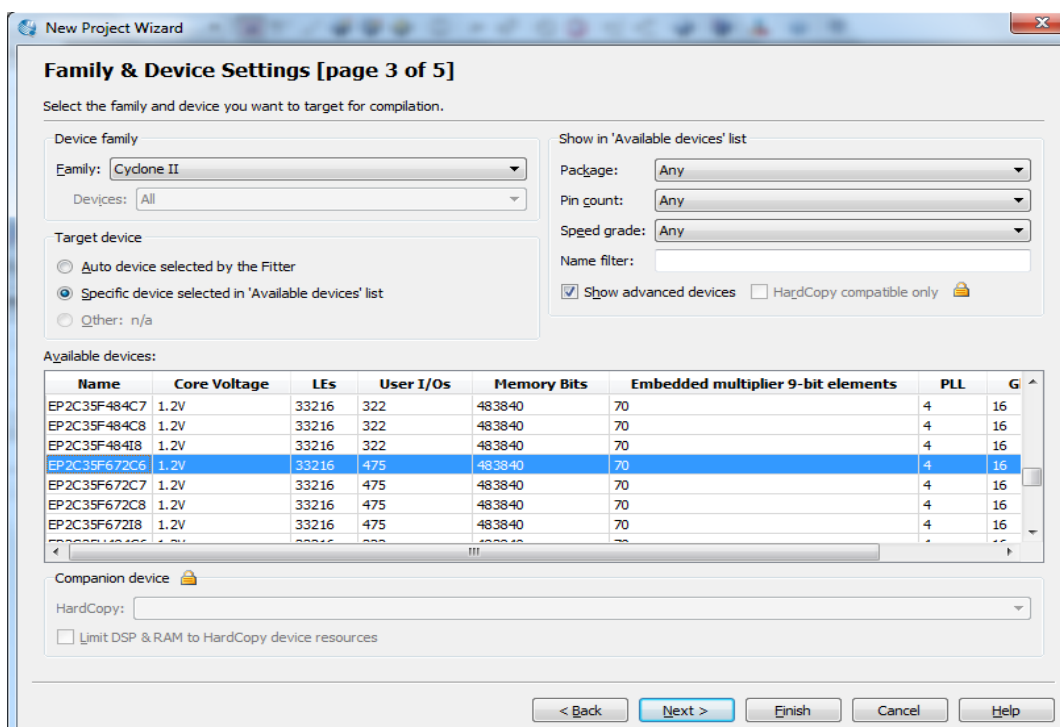


شکل (۲-۳) تنظیم نام و محل ذخیره شدن پروژه جدید.

سپس Next را میزنیم و در قسمت Add File هم Next را میزنیم و در قسمت Family &

Device در بخش Device Family ، Cyclone II را انتخاب می کنیم و در بخش Available

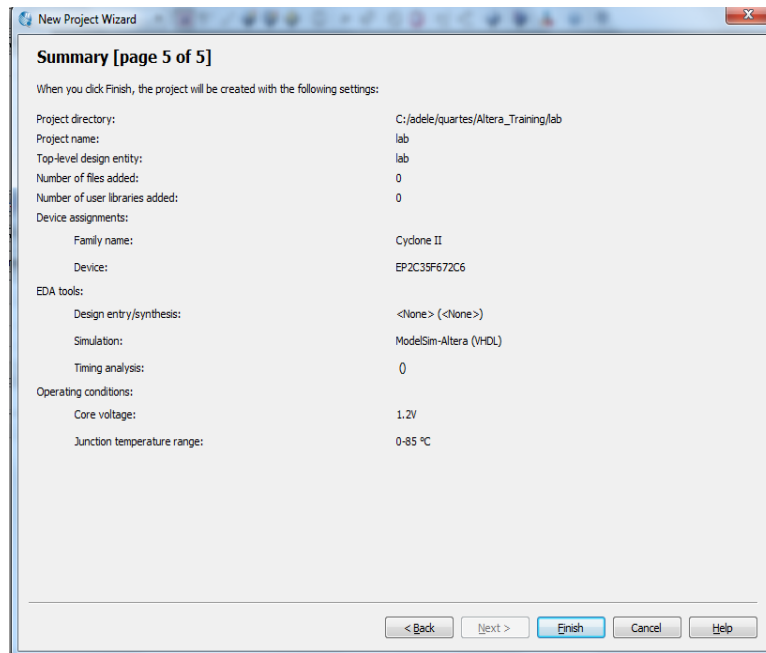
Device، دستگاه خود را انتخاب می کنید که در اینجا EP2C35F672C6 است .



شکل (۳-۳) تعیین نام دستگاه مورد استفاده و نوع آن.

در ادامه کلید Next را فشار می دهیم و در صورتی که از ابزارهای دیگر EDA استفاده نشود

دوباره کلید Next را فشار می دهیم و در انتها کلید Finish را فشار می دهیم .

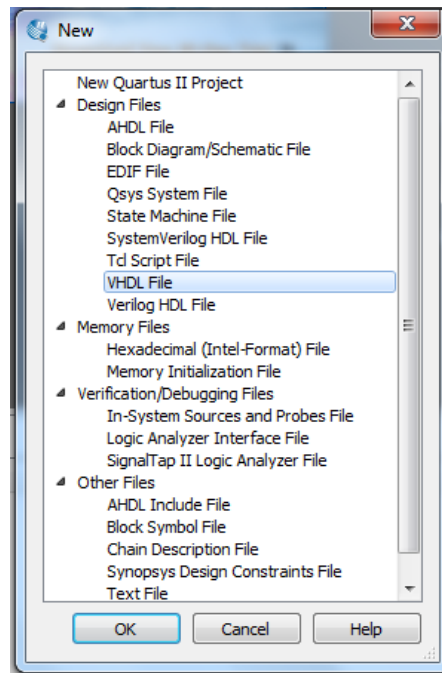


شکل (۳-۴) مرحله نهایی تعریف یک پروژه جدید.

برای تولید و کامپایل کردن یک فایل به صورت زیر عمل می‌کنیم. در زیر منوی File گزینه‌ی

New را انتخاب می‌کنیم و در منوی باز شده گزینه‌ی VHDL File را انتخاب می‌کنیم و بر روی ok

کلید می‌کنیم.



شکل (۳-۵) نحوه تعریف یک فایل HDL جهت کامپایل کردن و سنتز.

حال پنجره‌ی سفیدی برای ما باز می‌شود که داخل آن می‌توانیم کد VHDL را وارد کنیم که در اینجا شما می‌توانید از کد خود استفاده کنید. سپس از منوی File گزینه‌ی Save را می‌زنیم و فایل را در همان پنجره Save می‌کنیم.

فصل چهارم

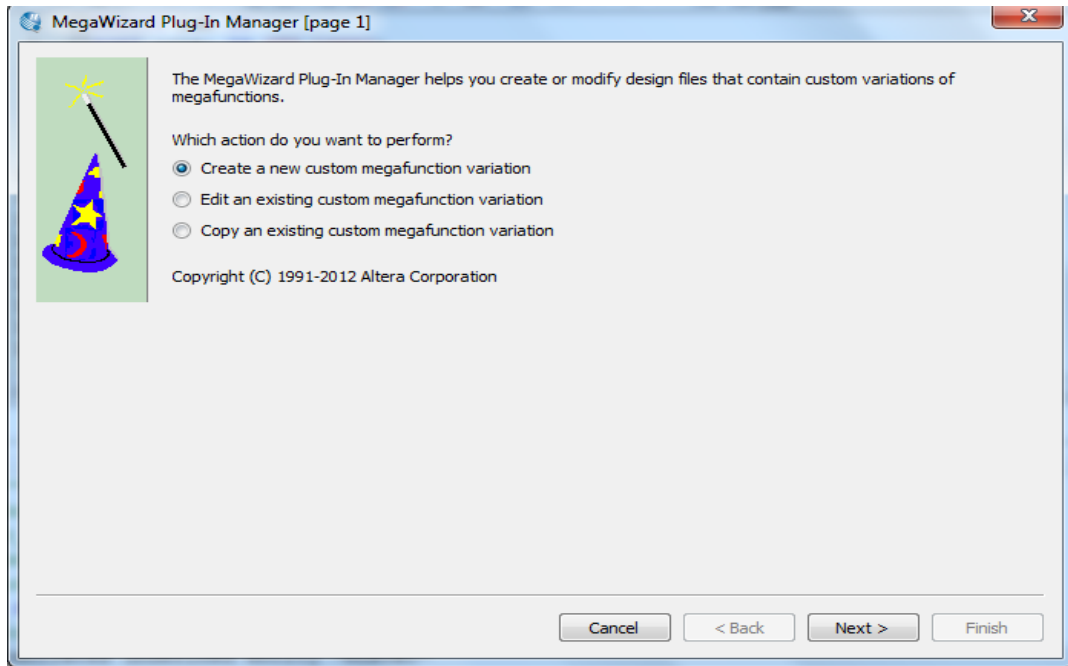
نحوه استفاده از

ابزار MegaWizard

Plug-In Manager

برای ساخت حافظه

در بخش قبل نحوه ایجاد یک پروژه جدید را به طور مختصر یاد گرفتیم. برای ساختن حافظه‌ها می‌توانستیم از ابزار MegaWizard® Plug-in Manager نیز استفاده کنیم. برای این کار ابتدا از منوی Tools، MegaWizard Plug-in Manager را انتخاب می‌کنیم. در ادامه صفحه‌ای مشابه شکل زیر ظاهر می‌شود.

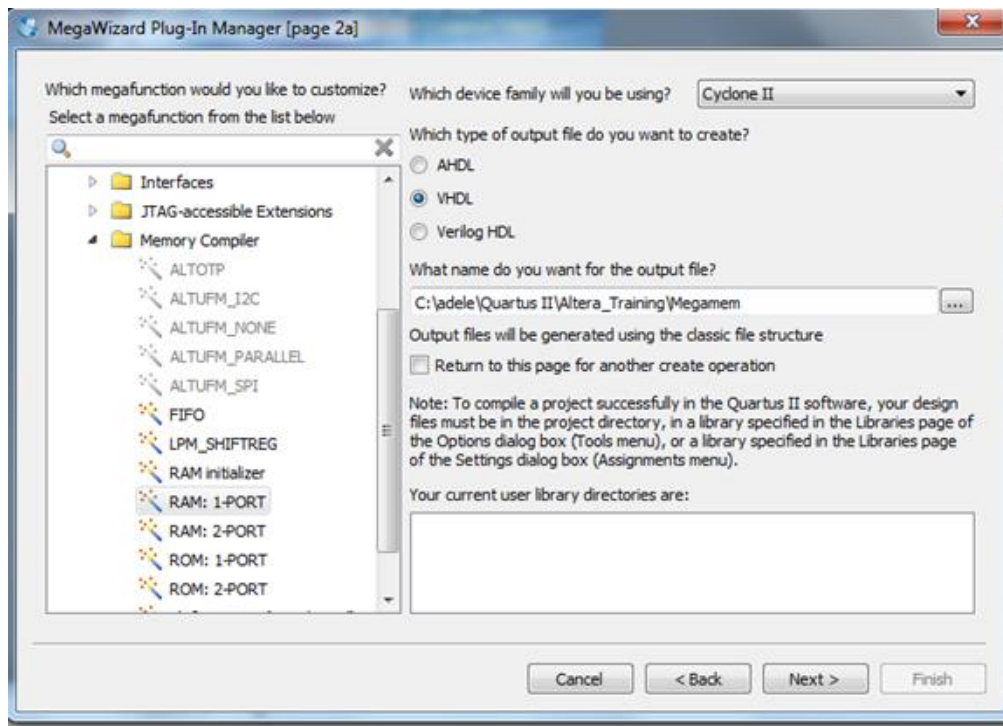


شکل (۴-۱) صفحه نخست استفاده از ابزار MegaWizard Plug-In Manager جهت استفاده از ابزارها و گیت‌های از پیش تعریف شده در Quartus.

در پنجره‌ی باز شده گزینه‌ی Create a New Custom Megafunction Variation را انتخاب می‌کنیم و Next را می‌زنیم.

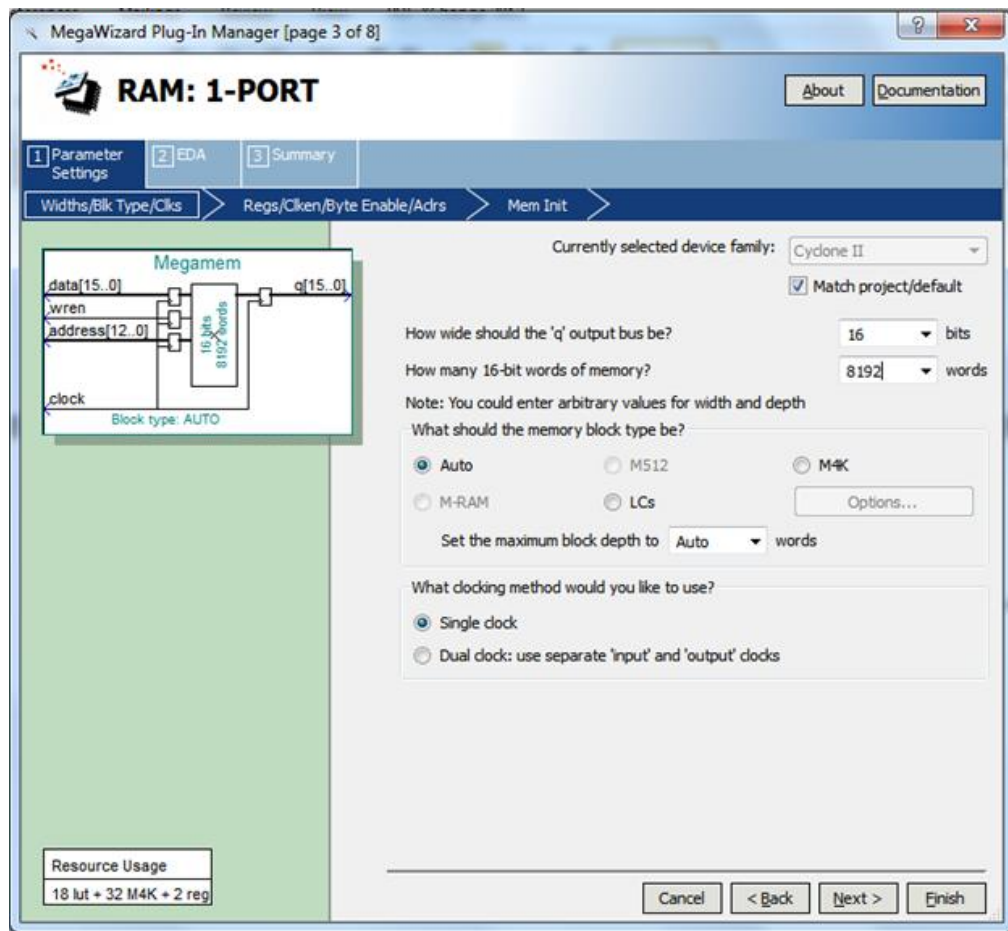
در صفحه‌ی دوم در قسمت Installed Plug-Ins در لیست زیر مجموعه‌ی Memory Compiler گزینه‌ی RAM: 1-PORT را انتخاب می‌کنیم و دوباره Next را می‌زنیم. در قسمت Which device family will you be using، Cyclone II را انتخاب می‌کنیم و نوع Output file را VHDL در نظر می‌گیریم و در نهایت نام Output file را انتخاب می‌کنیم که در اینجا نام آن را

Megamem نامیده ایم. سپس دکمه ی Next را می زنیم.



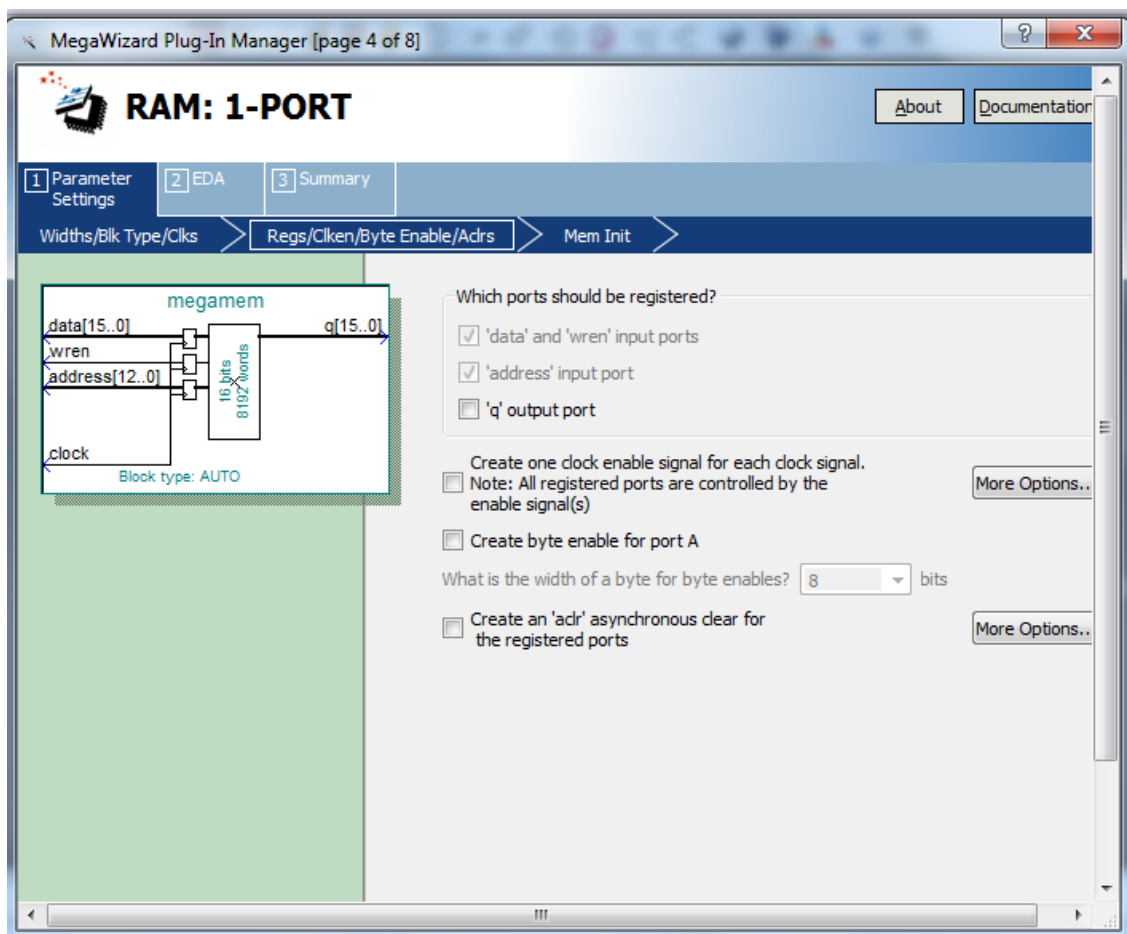
شکل (۲-۴) نحوه استفاده از حافظه RAM موجود در Quartus و تعریف یک نمونه از آن با نام Megamem.

در صفحه ی ۳ تعداد خروجیهای q output bus را ۱۶ بیت در نظر گرفتیم و تعداد wordها را میتوان ۸۱۹۲ در نظر گرفت. تعداد wordهای لازم، بستگی به طول برنامه ی شما دارد. بنابراین با ۱۶ بیت خط آدرس می توان به ۶۴k خانه دسترسی پیدا کرد ولی ما به این مقدار زیاد از حافظه نیازی نداریم. حال کلید next را می زنیم تا به صفحه ی بعد برویم.



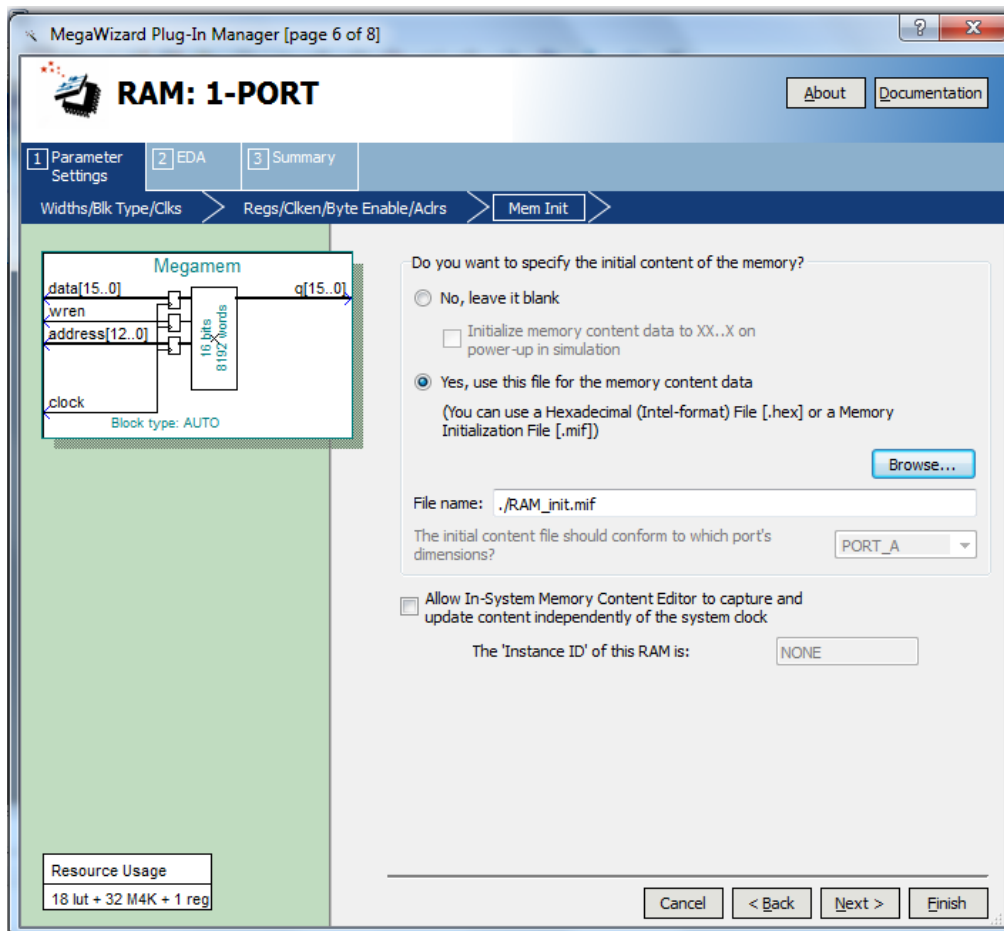
شکل (۴-۳) تعیین تعداد wordها و تعداد بیت‌های درون حافظه.

در صفحه‌ی چهارم تیک کنار 'q' را مانند شکل زیر بردارید و سپس کلید next را بزنید.



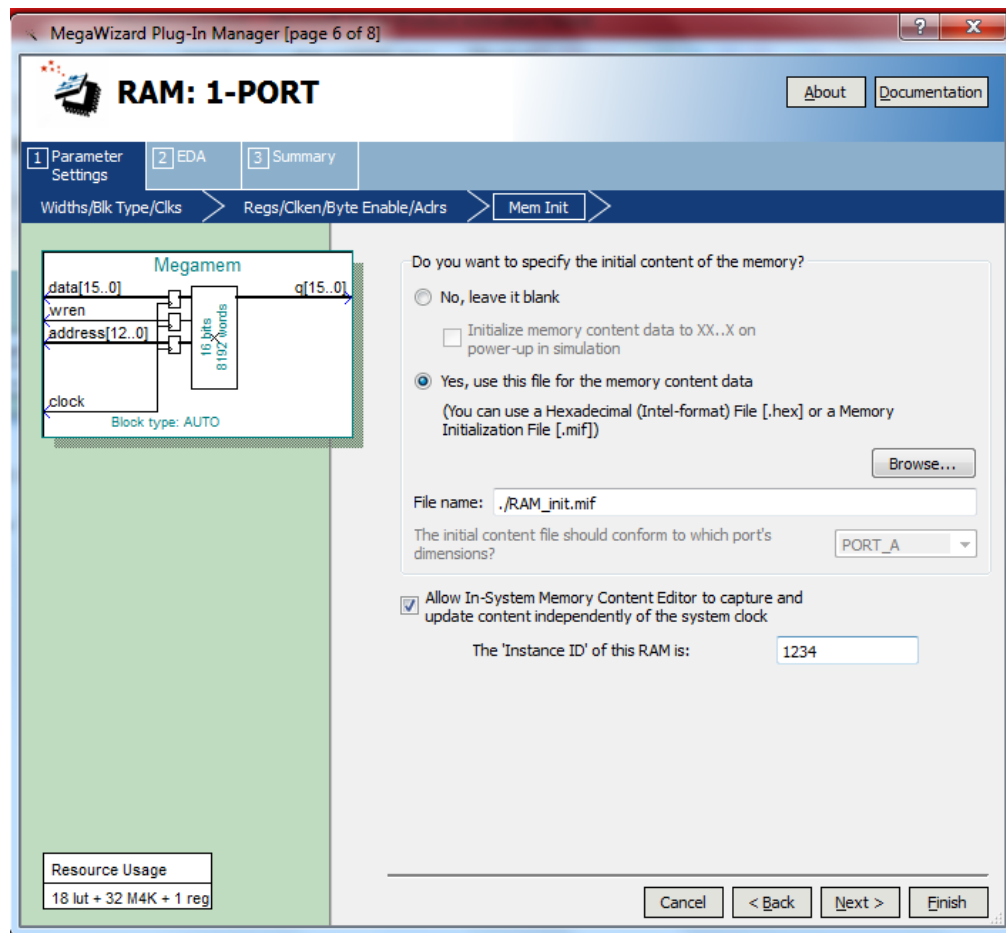
شکل (۴-۴) تنظیمات رجیستر

برای قرار دادن دستور کارهای پروسسور در حافظه نیاز می باشد که ما یک سری مقادیر اولیه را در حافظه مقدار دهی کنیم. که این مقدار دهی اولیه یک بار انجام می شود و آن هم زمانی است که FPGA را Program می کنیم. این کار را می توان با استفاده از memory initialization file (MIF) نیز انجام داد. در اینجا ما یک فایل با نام RAM_init.mif داریم که در شاخه ای که در آن پروژه های Quartus II قرار دارد ذخیره کرده ایم. فورمت mif فایل خود را بر اساس آنچه در این فورمت گفته شده بنویسید. سپس روی "Yes, use this file for memory content data" کلیک کنید و فایل RAM_init.mif خود را مانند شکل ۵ اضافه کنید سپس دکمه ی Next را بزنید.



شکل (۴-۵) اضافه کردن فایل MIF

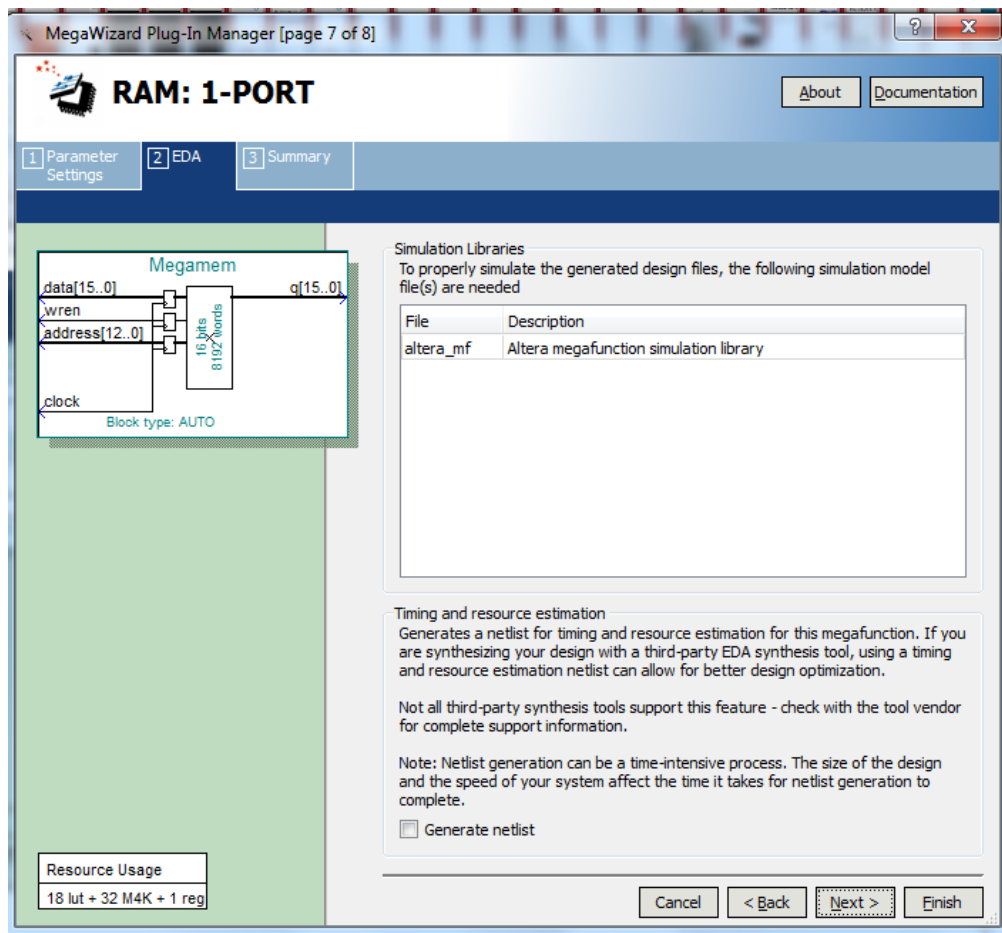
برای اینکه بتوانیم در زمان runtime تغییراتی در اطلاعات حافظه بدهیم باید “Allow in system memory content editor to capture and update content independently of the system clock” را مارک دار کنیم. ‘instance ID’ را می توان هر عدد ۴ رقمی مثل ۱۲۳۴ در نظر گرفت.



شکل (۴-۶) اجازه ی تغییر در زمان runtime

و در نهایت برای ماژول ram فایل vhd در working directory ساخته میشود. روی next

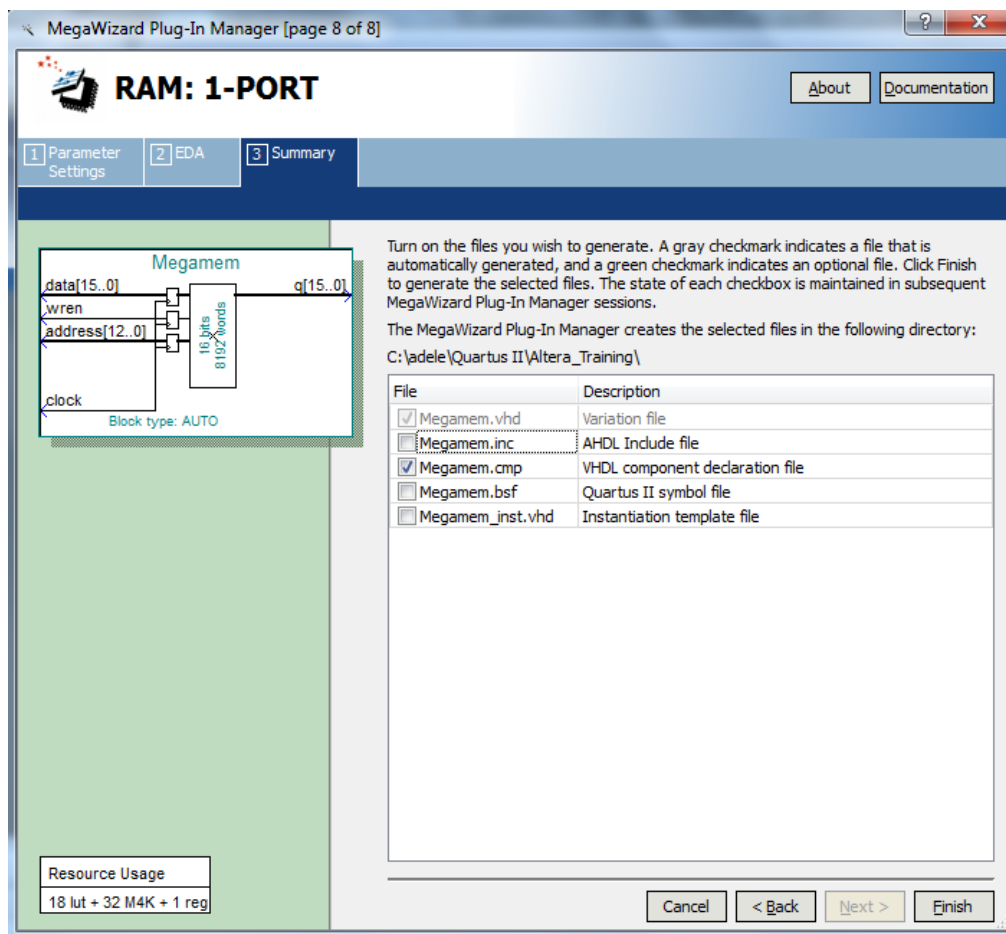
کلیک کنید تا به صفحه ی بعد وارد شوید.



شکل (۷-۴) کتابخانه‌های شبیه سازی شده

در نهایت در قسمت summary، خلاصه‌ی تمام فایل‌های ساخته شده را می‌توان مشاهده

کرد.



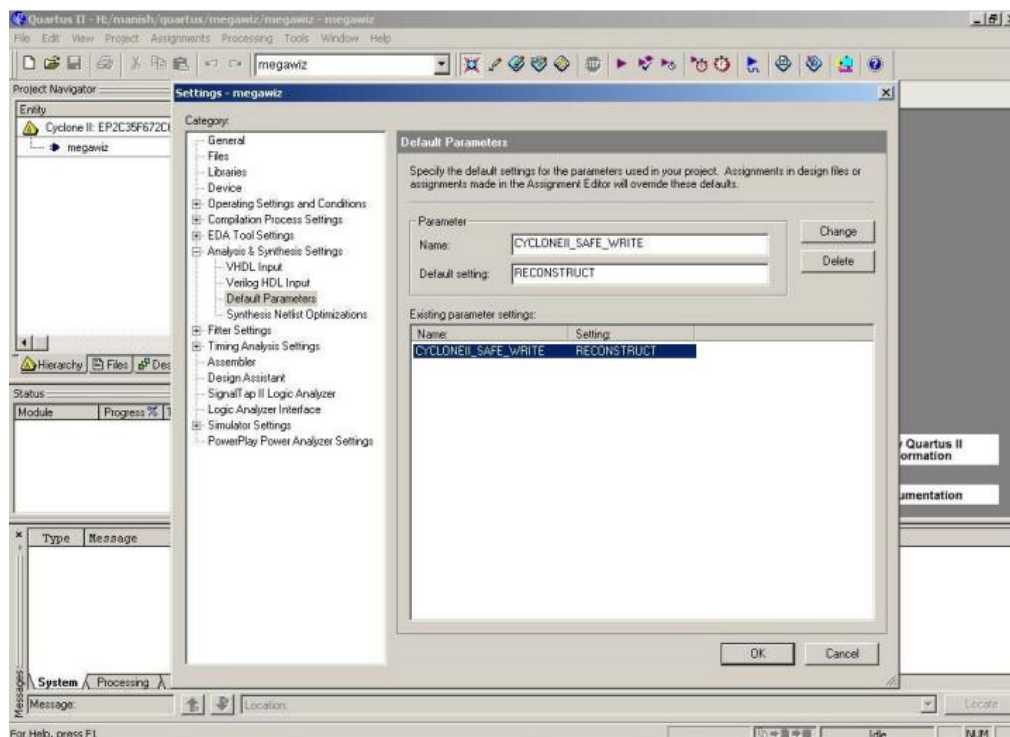
شکل (۴-۸) خلاصه ی تمام فایل های ساخته شده

فصل پنجم

نحوه استفاده از ابزار

**In-System
Memory Content
Editor**

قبل از اینکه شما بتوانید از ابزار In-System Memory Content Editor استفاده کنید یک سری تنظیمات دیگر لازم به اجرا می‌باشد. برای این کار در Quartus II از منوی Assignment گزینه‌ی Setting را انتخاب کنید تا پنجره‌ای مانند شکل زیر باز شود. در قسمت Category عنوان را Analysis and Synthesis را انتخاب کنید و در زیر منوی باز شده عبارت Default Parameter را برگزینید. همانطور که در شکل مشاهده می‌کنید در قسمت parameter name عبارت CYCLONEII_SAFE_WRITE را تایپ کرده‌ایم و در قسمت Default setting عبارت RECONSTRUCT را تایپ کرده‌ایم. این پارمترها به ابزار سنتز Quartus II اجازه می‌دهند تا در صورت لزوم به single-port RAM اجازه تغییر برای انجام عملیات reading و writing در حافظه داده شود. روی ok کلیک کنید.



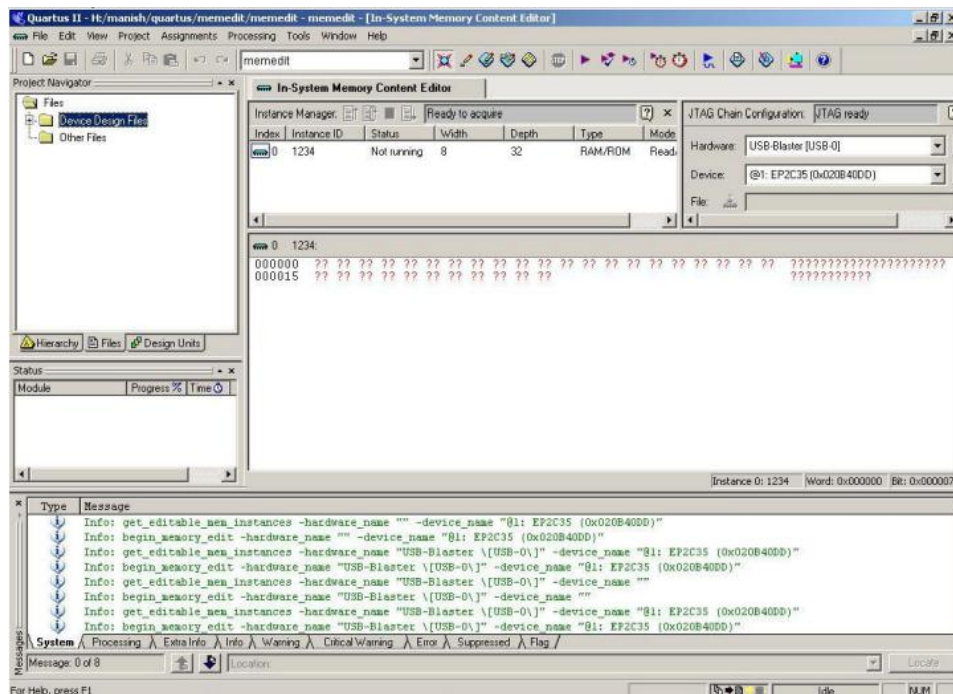
شکل (۵-۱) تنظیمات اولیه

حال می توانید از این حافظه به وسیله ی port mapping در طراحی خودتان استفاده کنید. اکنون کد را کامپایل نمایید و مدار را در برد DE2 داندلود کنید. بعد از داندلود طراحی در FPGA، زیر منوی Tools > In system Memory Content Editor را مانند شکل زیر انتخاب کنید. برای اطمینان از اتصال برد DE2 بر روی دکمه ی Setup در قسمت راست صفحه کلید کنید. در شکل زیر USB_Blaster hardware را انتخاب کنید سپس hardware setup dialog را ببندید.

نکته: در هنگام انجام این مرحله ممکن است برد FPGA روشن شود و در حالت RUN قرار بگیرد.

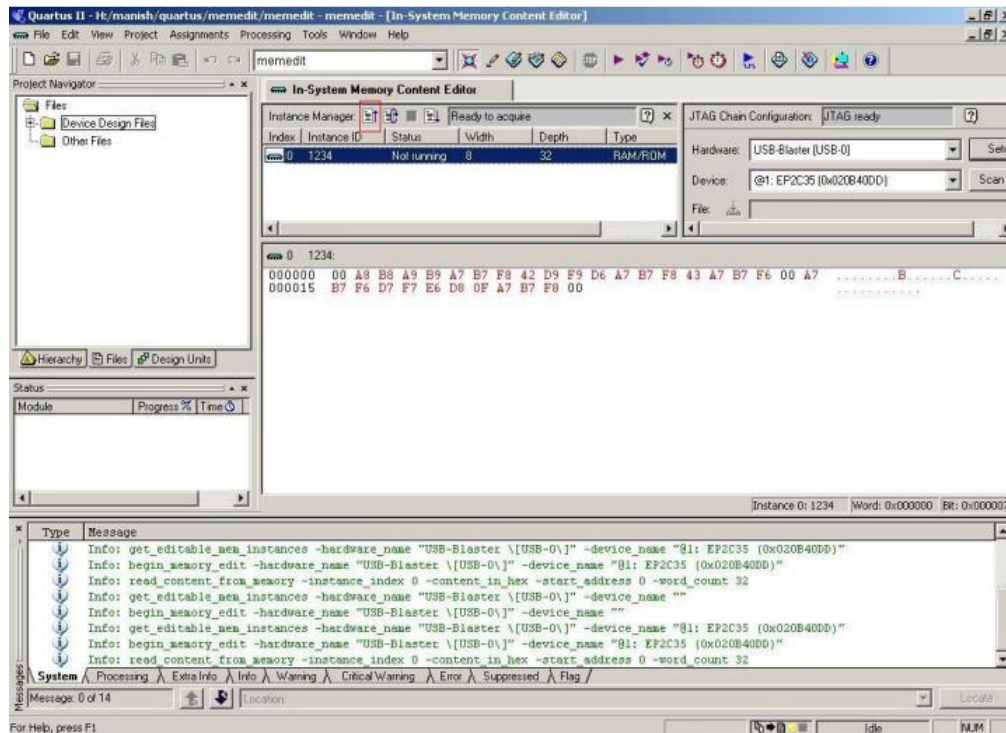
شما می توانید مشاهده کنید که device ID مشخصی در قسمت instance manager ظاهر می شود.

شرایط برای دریافت آماده است و ما با دیدن "؟؟" می توانیم متوجه شویم که حافظه هنوز آماده نیست



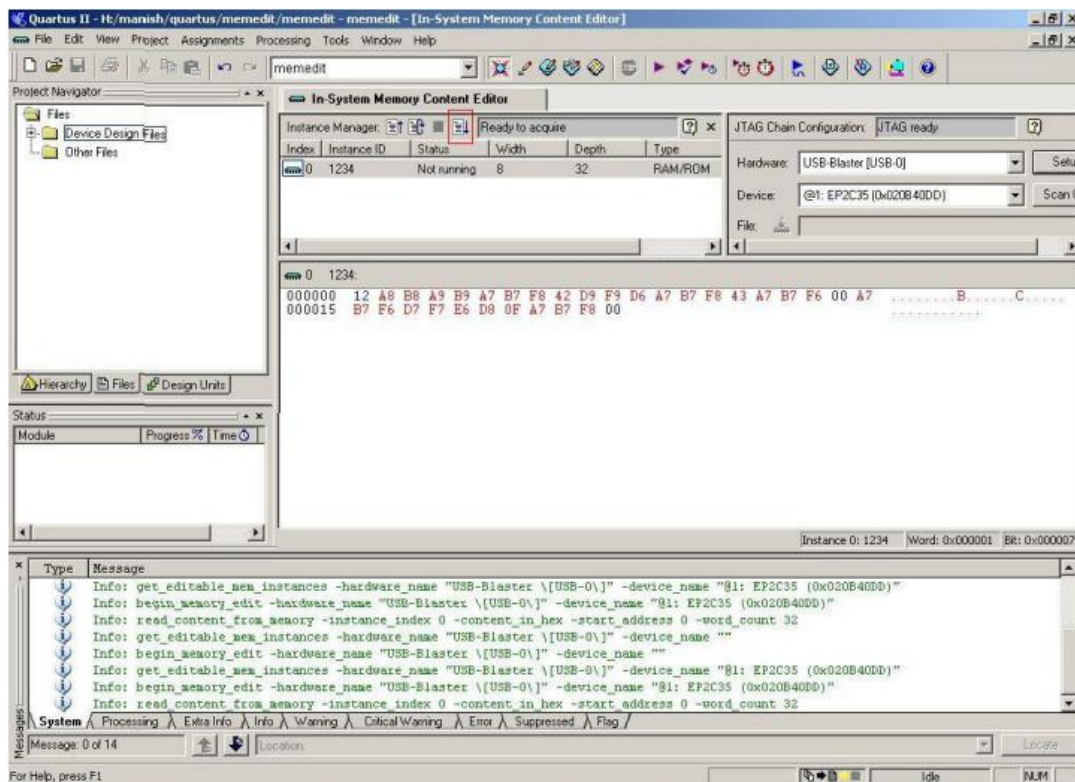
شکل (۵-۲) شمای کلی In system Memory Content Editor

Memory را در قسمت Instance manager انتخاب کنید و همان طور که در شکل زیر می‌بینید بر روی دکمه‌ی read data from system memory کلیک کنید، حال شما می‌توانید داخل حافظه را ببینید.



شکل (۵-۳) نمایش اطلاعات داخل حافظه

می‌توان با نوشتن مستقیم بر روی خانه‌های حافظه محتوای درون آنها را تغییر داد. برای مثال در شکل زیر محتوای خانه‌ی حافظه‌ی 000000 از 00 به 12 تغییر کرده است. این تنها یک تغییر است که ما در ویرایشگر اعمال نموده ایم و برای اینکه این عملیات نوشتن به صورت واقعی در حافظه نیز انجام شود باید بر روی دکمه‌ی write که در کادر قرمز رنگ مشاهده می‌شود کلیک کنید.



شکل (۴-۵) تغییر در حافظه

بعد از انجام تغییرات بر روی محتوای خانه‌های حافظه لزومی به recompile کردن کل طراحی در FPGA نمی‌باشد. کفایت مدار خود را ریست کرده تا طراحی شما این بار با مقادیر جدید حافظه به کار خود ادامه دهد. همچنین این run time memory content editor می‌تواند برای تغییر در یک یا دو operand در برنامه ی شما نیز استفاده شود.